



Universidade Federal do Rio Grande do Norte
PROGRAMA DE PÓS-GRADUAÇÃO EM ENGENHARIA ELÉTRICA E DE
COMPUTAÇÃO

ATA Nº 337

Aos vinte e oito dias do mês de julho do ano de dois mil e vinte e três, foi realizada a sessão de Defesa de Tese de Doutorado na qual o doutorando MICHEL SANTANA DE DEUS apresentou o trabalho intitulado "AMPLIFICADOR INTEGRADOR PROGRAMÁVEL POR PULSO PARA SISTEMAS EM CHIP". A sessão iniciou às quatorze horas e trinta minutos e ocorreu de forma remota, tendo o aluno e a banca examinadora participado por videoconferência. A banca foi constituída pelos doutores: Prof. SEBASTIAN YURI CAVALCANTI CATUNDA (Orientador e Presidente da banca, UFRN), Prof. DIOMADSON RODRIGUES BELFORT (Examinador Interno, UFRN), Prof. VALNER JOÃO BRUSAMARELLO (Examinador à Instituição), Prof. FERNANDO RANGEL DE SOUSA (Examinador à Instituição, UFSC), Prof. RAIMUNDO CARLOS SILVÉRIO FREIRE (Examinador Externo à Instituição, UFCG). Após a exposição do pós-graduando e a arguição da banca, o doutorando foi considerado APROVADO (APROVADO/REPROVADO), tendo sido lavrada esta ata, que vai assinada pelos examinadores e pelo discente. A versão final da Tese deverá ser submetida, via SIGAA, no prazo máximo de 60 dias, contemplando, caso necessário, as alterações definidas pelos membros da banca examinadora na folha de correção anexa. Conforme o Artigo 83 da Resolução 008/2022 - CONSEPE, o candidato apenas obterá o título se cumprir as exigências acima.

Dr. VALNER JOÃO BRUSAMARELLO

Examinador Externo à Instituição

Dr. FERNANDO RANGEL DE SOUSA, UFSC

Examinador Externo à Instituição

Dr. RAIMUNDO CARLOS SILVÉRIO FREIRE, UFCG

Examinador Externo à Instituição

Dr. DIOMADSON RODRIGUES BELFORT, UFRN

Examinador Interno

Dr. SEBASTIAN YURI CAVALCANTI CATUNDA, UFRN

Presidente

MICHEL SANTANA DE DEUS



Universidade Federal do Rio Grande do Norte
PROGRAMA DE PÓS-GRADUAÇÃO EM ENGENHARIA ELÉTRICA E DE
COMPUTAÇÃO

Doutorando



Universidade Federal do Rio Grande do Norte
PROGRAMA DE PÓS-GRADUAÇÃO EM ENGENHARIA ELÉTRICA E DE
COMPUTAÇÃO

FOLHA DE CORREÇÕES

ATA Nº 337

Autor: MICHEL SANTANA DE DEUS

Título: AMPLIFICADOR INTEGRADOR PROGRAMÁVEL POR PULSO PARA SISTEMAS
EM CHIP

Banca examinadora:



Documento assinado digitalmente

VALNER JOAO BRUSAMARELLO

Data: 01/08/2023 09:15:01-0300

Verifique em <https://validar.iti.gov.br>

Prof. VALNER JOÃO BRUSAMARELLO

Examinador Externo à Instituição

Prof. FERNANDO RANGEL DE SOUSA

Examinador Externo à Ins



Documento assinado digitalmente

FERNANDO RANGEL DE SOUSA

Data: 04/08/2023 10:12:43-0300

CPF: ***.649.114-**

Verifique as assinaturas em <https://v.ufsc.br>

Prof. RAIMUNDO CARLOS SILVÉRIO FREIRE

Examinador Externo à Instituição

Prof. DIOMADSON RODRIGUES BELFORT

Examinador Interno

Prof. SEBASTIAN YURI CAVALCANTI
CATUNDA

Presidente

Os itens abaixo deverão ser modificados, conforme sugestão da banca

1. [] INTRODUÇÃO
2. [] REVISÃO BIBLIOGRÁFICA
3. [] METODOLOGIA
4. [] RESULTADOS OBTIDOS
5. [] CONCLUSÕES

COMENTÁRIOS GERAIS:

Declaro, para fins de homologação, que as modificações, sugeridas pela banca examinadora, acima mencionada, foram cumpridas integralmente.

Prof. SEBASTIAN YURI CAVALCANTI CATUNDA

Orientador(a)



Emitido em 28/07/2023

ATA DE DEFESA DE TESE Nº 192/2023 - PPGEEC/CT (14.27)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 10/08/2023 08:24)

DIOMADSON RODRIGUES BELFORT

PROFESSOR DO MAGISTERIO SUPERIOR

DEE/CT (14.19)

Matrícula: ###406#3

(Assinado digitalmente em 07/08/2023 09:29)

SEBASTIAN YURI CAVALCANTI CATUNDA

PROFESSOR DO MAGISTERIO SUPERIOR

DCA/CT (14.18)

Matrícula: ###841#3

(Assinado digitalmente em 15/08/2023 17:21)

RAIMUNDO CARLOS SILVÉRIO FREIRE

ASSINANTE EXTERNO

CPF: ###.###.204-##

(Assinado digitalmente em 09/08/2023 10:36)

MICHEL SANTANA DE DEUS

DISCENTE

Matrícula: 2019#####9

Visualize o documento original em <https://sipac.ufrn.br/documentos/> informando seu número: **192**, ano: **2023**, tipo:
ATA DE DEFESA DE TESE, data de emissão: **07/08/2023** e o código de verificação: **a8855453c0**